

обчислювальних пристроїв у багатьох людей виникають ускладнення. Ці ускладнення пов'язані з руйнуванням стереотипів проведення операцій в звичній нам десятковій системі числення. Значного спрощення сприйняття та засвоєння принципів утворення двійкових чисел і правил переведення чисел між двійковою та десятковою системами числення можна досягти, якщо досліджувати властивості двійкової системи числення не відокремлено, а в аналогії з десятковою системою числення, що підтверджується досвідом викладання даного матеріалу для студентів технічних спеціальностей Хмельницького національного університету.

Література

1. Бабич Н.П., Жуков И.А. Компьютерная схемотехника – методы построения и проектирования: Учебное пособие. – К.: МК-пресс, 2004. – 576 с.
2. Куликовский Л.Ф., Мотов В.В. Теоретические основы информационных процессов. – М. Вища школа, 1987. – 257 с.
3. Прикладная теория цифровых автоматов / Самофалов К.Г. и др. – К.: Вища школа, 1987. – 318 с.
4. Савельев А.Я. Прикладная теория цифровых автоматов. – М.: Высшая школа, 1986. – 235 с.

Надійшла 21.9.2009 р.

УДК 004

О.А. МЯСЩЕВ, В.М. ЧЕШУН
Хмельницький національний університет

ДВАДЦЯТИРІЧЧЯ КАФЕДРИ КОМП'ЮТЕРНИХ СИСТЕМ ТА МЕРЕЖ: ОСНОВНІ ДОСЯГНЕННЯ ТА ПЕРСПЕКТИВНІ НАПРЯМКИ РОЗВИТКУ

В статті описується історія створення та розвитку кафедри комп'ютерних систем та мереж Хмельницького національного університету, яка в поточному році відзначає двадцятирічний ювілей від часу заснування, наводяться результати роботи професорсько-викладацького колективу кафедри, основні досягнення та перспективні напрямки подальшої наукової діяльності.

In the article is described history of creation and development in a Khmelnytsky national university the department of the computer systems and networks, which in a current year celebrates a twenty-year anniversary from time of establishment, also shown job performances of professors and teachers collective of department, basic achievements and perspective directions of scientific activity.

В 2009 році колектив Хмельницького національного університету відзначає двадцятирічний ювілей від часу заснування кафедри комп'ютерних систем та мереж, яка за час існування пройшла досить великий шлях реорганізацій та перетворень, досягла на цьому шляху значних успіхів в різних напрямках діяльності і, зокрема, в науково-дослідній роботі викладачів та студентів.

Стаття присвячується двадцятиріччю кафедри і має за мету підведення підсумків наукової діяльності колективу кафедри, відзначення основних результатів та досягнень, а також визначення перспективних напрямків подальшої науково-дослідної роботи професорсько-викладацького складу.

Коротка історія кафедри.

Розвиток керуючих підрозділів для комп'ютерних спеціальностей в Хмельницькому національному університеті (на той час – Хмельницькому технологічному інституту) було започатковано у 1989 році створенням кафедри електронно-обчислювальних систем, яка нині носить назву кафедри комп'ютерних систем та мереж.

Кафедру було створено при механічному факультеті. Першим завідувачем кафедри став кандидат технічних наук, доцент Бардаченко Віталій Феодосійович. На той час на кафедрі працювали 1 доцент та 3 асистенти. Під керівництвом Бардаченко В. Ф. викладачі кафедри проводили наукові дослідження в напрямку розробки і впровадження таймерних розрядно-аналогових обчислювальних пристроїв.

У 1991 році кафедра була включена до складу новоствореного факультету радіоелектроніки. Практично в той самий час доктор технічних наук, професор Бардаченко В. Ф. отримав пропозицію очолити власний науковий напрямок в Інституті кібернетики ім. В. М. Глушкова, що зумовило його переїзд у 2002 році до м. Київ, де він в подальшому обійняв посаду директора Центру таймерних обчислювальних систем Інституту кібернетики ім. В. М. Глушкова.

В жовтні 1992 року кафедру електронно-обчислювальних систем очолив кандидат технічних наук, старший науковий співробітник Локазюк Віктор Миколайович. Він поклав початок розвитку при кафедрі нової наукової школи, яка зайнялась питаннями технічної діагностики засобів сучасної обчислювальної техніки.

1996 рік в історії кафедри електронно-обчислювальних систем відзначився зміною її назви на кафедру комп'ютерних систем.

Протягом часу існування кафедри комп'ютерних систем на ній було ліцензовано відкриття магістратури зі спеціальності “Комп'ютерні системи та мережі”, а також відкриття нової спеціальності

“Системне програмування”. Це зумовило значне розростання колективу кафедри і станом на початок 2004 року її колектив налічував більше двадцяти співробітників. В зв’язку з цим, в ході реорганізації структури Хмельницького національного університету, у травні 2004 року кафедру комп’ютерних систем було розділено на дві кафедри шляхом відокремлення від неї нового підрозділу – кафедри системного програмування. Кафедрі комп’ютерних систем в ході реорганізації перейменували в кафедри комп’ютерних систем та мереж. На основі двох зазначених кафедр та кафедри фізики було створено факультет комп’ютерних систем та програмування (вересень 2004 року), що увійшов до складу інституту телекомунікаційних і комп’ютерних систем Хмельницького національного університету.

Після розподілу кафедр доктор технічних наук, професор Локазюк В.М. очолив новостворену кафедру системного програмування, колектив якої в більшості складався з молодих малодосвідчених викладачів, що потребували в своїй науковій роботі допомоги висококваліфікованого керівника. Виконуючим обов’язки завідувача кафедри комп’ютерних систем та мереж було призначено кандидата технічних наук, доцента кафедри Хмельницького Юрія Владиславовича.

У 2005 році було проведено конкурс на заміщення посади завідувача кафедри комп’ютерних систем та мереж і з того часу кафедру очолює доктор технічних наук, професор Мясіщев Олександр Анатолійович.

На сьогоднішній день професорсько-викладацький склад кафедри комп’ютерних систем та мереж налічує 8 чоловік: завідувач кафедри, доктор технічних наук, професор Мясіщев Олександр Анатолійович (працює на кафедрі з 2005 року); кандидати технічних наук, доценти Бойчук Вадим Олександрович (працює на кафедрі з 1993 року), Джулій Володимир Миколайович (працює на кафедрі з 1994 року), Красильников Сергій Романович (працює на кафедрі з 2005 року), Огневий Олександр Вікторович (працює на кафедрі з 1989 року), Хмельницький Юрій Владиславович (працює на кафедрі з 1991 року), Чешун Віктор Миколайович (працює на кафедрі з 1994 року), Чорненький Віталій Іванович (працює на кафедрі з 1996 року); старший викладач Муляр Ігор Володимирович (працює на кафедрі з 1997 року).

Основні наукові досягнення і перспективні напрямки досліджень

Завдяки наполегливій і цілеспрямованій роботі співробітникам кафедри вдалося досягти значних успіхів в наукових дослідженнях: захищені 3 дисертації на здобуття наукового ступеня доктора технічних наук (Бардаченко В.Ф., Локазюк В.М., Петренко О.М.) та 9 дисертацій на здобуття наукового ступеня кандидата технічних наук.

Особливо значні результати в захисті дисертацій на здобуття наукових ступенів співробітниками кафедри досягнуті в науковій школі "Технічна діагностика комп’ютерних систем" під керівництвом д.т.н., професора Локазюка В.М.

Початком стрімкого розвитку наукової школи "Технічна діагностика комп’ютерних систем" був захист завідувачем кафедри комп’ютерних систем В.М. Локазюком у 1995 році дисертації на здобуття наукового ступеня доктора технічних наук на тему "Методи та засоби комбінованого діагностування цифрових структур з компонентами підвищеного ступеня інтеграції". Основною метою зазначеної дисертації було вирішення проблеми автоматизації пошуку несправностей цифрових та мікропроцесорних пристроїв і відповідних систем шляхом подальшого розвитку теорії та методології тестового діагностування з розробленням апаратних та програмних засобів реалізації тестового комбінованого діагностування [1, 2]. В дисертаційній роботі запропоновано концепцію тестового комбінованого діагностування цифрових структур, сформовано теорію розробки методик та способів ідентифікації нелогічних динамічних несправностей цифрових структур, що базується на модифікованій моделі прояву несправностей динамічного типу, розроблені методики, способи і алгоритми ідентифікації нелогічних динамічних несправностей, зумовлених “змаганнями” сигналів, шинною структурою цифрових пристроїв і пов’язаних з викривленням фронтів імпульсних сигналів. Також в роботі запропоновано методику розробки структур і визначення параметрів проєктованих систем тестового комбінованого діагностування з урахуванням порівняльної оцінки проєктованих варіантів, сформульовані принципи побудови апаратури і програмного забезпечення автоматизованого діагностування цифрових пристроїв з компонентами підвищеного ступеня інтеграції.

В 1996 році Ю.В. Хмельницький захистив дисертацію на здобуття наукового ступеня кандидата технічних наук за спеціальністю 05.13.08 на тему "Методи та засоби тестового комбінованого діагностування аналого-цифрових структур" [3]. Мета роботи – подальше дослідження аналого-цифрових структур та розроблення методів і засобів їх тестового комбінованого діагностування, що дало можливість вирішувати проблему автоматизації пошуку несправностей динамічного типу аналого-цифрових пристроїв. В дисертаційній роботі розроблені модифіковані моделі несправностей аналого-цифрових структур та алгоритми їх ідентифікації, запропоновані нові стратегії, методики та способи тестового комбінованого діагностування аналого-цифрових структур, що забезпечують відповідну глибину пошуку несправностей динамічного типу, розроблені засоби тестового комбінованого діагностування аналого-цифрових структур для реалізації пропонованих методик.

В 1997 році О.В. Огневий захистив дисертацію на здобуття наукового ступеня кандидата технічних наук за спеціальністю 05.13.08 на тему "Методи та засоби генерації тест-векторів в системах комбінованого діагностування цифрових пристроїв" [4]. Мета роботи – розвиток і подальша розробка нових методів і засобів генерації тест-векторів в процесі комбінованого діагностування цифрових пристроїв. В дисертаційній роботі уточнені відомі і розроблені нові моделі об’єктів діагностування та генераторів тест-векторів систем тестового комбінованого діагностування в залежності від їх складності, розроблені алгоритми і методики генерації

послідовностей тестових сигналів для шин адреси, даних і керування, запропоновані алгоритми та методики генерації тестових сигналів з урахуванням оперативного стану об'єкта діагностування та зовнішніх впливових факторів, розроблені алгоритми та методика вибору підсистеми генераторів тест-векторів тестових послідовностей з оптимальною кількістю каналів зв'язку з об'єктом діагностування, а також нові структури генераторів тест-векторів систем тестового комбінованого діагностування.

В 1998 році В.М. Джулій захистив дисертацію на здобуття наукового ступеня кандидата технічних наук за спеціальністю 05.13.06 "Автоматизовані системи управління та прогресивні інформаційні технології" на тему "Розробка об'єктно-орієнтованих засобів програмної підтримки діагностування цифрових та аналого-цифрових структур" [5]. Мета роботи – дослідження засобів та розробка методів програмної підтримки тестового комбінованого діагностування цифрових та аналого-цифрових структур. В дисертаційній роботі запропонована інформаційно-програмна модель цифрових та аналого-цифрових структур, яка дозволяє підвищити ефективність діагностування цифрових та аналого-цифрових структур, розроблені структура бази даних математичних моделей компонентів цифрових структур, алгоритми та методика автоматичної генерації інформаційно-програмної моделі цифрових структур, алгоритми роботи керуючої підсистеми програмної підтримки тестового комбінованого діагностування, методика оптимізації та оцінки ефективності алгоритмів тестового комбінованого діагностування.

В 1999 році В.М. Чешун захистив дисертацію на здобуття наукового ступеня кандидата технічних наук за спеціальністю 05.13.05 "Елементи та пристрої обчислювальної техніки та систем керування" на тему "Оптимізація послідовностей тест-векторів в процесі тестового комбінованого діагностування цифрових мікропроцесорних пристроїв" [6]. Мета роботи – підвищення ефективності та достовірності процесу тестового комбінованого діагностування цифрових мікропроцесорних пристроїв шляхом побудови методик та алгоритмів оптимізації послідовностей тест-векторів, що реалізують умовні алгоритми діагностування з урахування особливостей прояву несправностей динамічного типу. В дисертаційній роботі розроблена математична модель для оптимізації послідовностей тест-векторів в процесі тестового комбінованого діагностування цифрових мікропроцесорних пристроїв, розроблені методики та алгоритми підготовки вихідних даних для оптимізації послідовностей тест-векторів, методики та алгоритми оптимізації послідовностей тест-векторів в процесі тестового комбінованого діагностування цифрових мікропроцесорних пристроїв, запропонований спосіб апаратної реалізації умовних алгоритмів діагностування цифрових пристроїв в динамічних режимах.

В тому ж 1999 році О.С. Савенко захистив дисертацію на здобуття наукового ступеня кандидата технічних наук 05.13.13 – "Обчислювальні машини, системи та мережі" на тему "Методи та засоби антивірусного комбінованого діагностування персональних комп'ютерів" [7]. Мета роботи – аналіз вірусних програм та антивірусних засобів і розробка методів та засобів програмної підтримки антивірусного комбінованого діагностування персональних комп'ютерів. В дисертаційній роботі розроблено метод антивірусного комбінованого діагностування персональних комп'ютерів та метод антивірусного діагностування на основі матриць інцидентності, які, на відміну від відомих, дозволяють створювати антивірусні засоби, що не залежатимуть від відомостей про конкретні вірусні програми. Також розроблено методику та алгоритми антивірусного комбінованого діагностування, які базуються на ідентифікації невідомих вірусних програм за їх автоматично згенерованими математичними моделями, розроблені методики, алгоритми та програмні засоби, що орієнтовані на автоматизацію та дозволяють підвищити достовірність процесу комбінованого діагностування.

В 2000 році В.О. Бойчук захистив дисертацію на здобуття наукового ступеня кандидата технічних наук за спеціальністю 05.13.05 "Елементи та пристрої обчислювальної техніки та систем керування" на тему "Багатоаспектний метод та алгоритми генерації тестів комбінованого діагностування мікропроцесорних пристроїв" [8]. Мета роботи – подальший розвиток методу комбінованого діагностування сучасних МПП, спрямований на підвищення ефективності і достовірності процесу тестування за допомогою розробки нового багатоаспектного методу генерації тестів і алгоритмів його реалізації. В дисертаційній роботі запропоновано нову структурно-поведінкову модель мікропроцесорних пристроїв, яка характеризується паралельним хвильовим алгоритмом розповсюдження проявів несправностей. З метою їх розповсюдження через вузли моделі або сукупність вузлів використано розв'язки невизначених (діофантових) рівнянь або їх систем, одержаних в процесі аналізу програмних модулів вузлів. Також наведено способи запобігання конфліктам, що виникають під час побудови тестів, згідно з багатоаспектним методом. На основі нечітких відношень складових моделі розроблено метод мінімізації кількості тестової інформації. Основні результати дослідження використано для створення підсистеми генерації тестів, що дозволило спростити структуру та розширити функціональні можливості програмного забезпечення систем комбінованого діагностування, підвищити достовірність пошуку несправностей та ефективність систем тестового комбінованого діагностування.

В 2001 році О.В. Поморова захистила дисертацію на здобуття наукового ступеня кандидата технічних наук за спеціальністю 05.13.06 "Автоматизовані системи управління та прогресивні інформаційні технології" на тему "Експертні системи як засіб діагностування мікропроцесорних пристроїв та систем" [9]. Мета роботи – подальший розвиток методик тестового комбінованого діагностування сучасних цифрових та мікропроцесорних пристроїв, спрямований на підвищення ефективності процесу діагностування за рахунок розробки нових моделей об'єктів діагностування і архітектури експертних систем діагностування. В дисертаційній роботі розроблено моделі бази знань та архітектури експертної системи діагностування (ЕСД)

цифрових і мікропроцесорних пристроїв, досліджено модель інформаційного образу та комбіновану функціонально-експертну модель мікропроцесорних пристроїв як об'єктів діагностування, описано структуру й алгоритми функціонування модулів експертної системи діагностування та методики здобуття знань, на базі моделі інформаційного образу та комбінованої функціонально-експертної моделі наведено стратегії діагностування цифрових і мікропроцесорних пристроїв, розглянуто програмний комплекс модулів експертної системи діагностування, запропоновано шляхи підвищення ефективності процесу діагностування за рахунок опрацювання експертних знань щодо об'єктів діагностування, удосконалено методику самонавчання ЕСД, під час якої сама система в процесі накопичення та опрацювання нею знань експертів-діагностів і статистичної інформації сприяє коригуванню стратегій та алгоритмів діагностування.

В 2002 році С.В. Глушак захистив дисертацію на здобуття наукового ступеня кандидата технічних наук за спеціальністю 05.13.05 "Елементи та пристрої обчислювальної техніки та систем керування" на тему "Метод і засоби тестового діагностування цифрових та мікропроцесорних пристроїв з компонентами, побудованими за КМДН-технологією" [10]. Мета роботи – подальший розвиток тестового комбінованого діагностування пристроїв обчислювальної техніки та систем керування, спрямований на підвищення достовірності і ефективності процесу діагностування за рахунок розроблення нових моделей, методу і засобів виявлення динамічних несправностей цифрових та мікропроцесорних пристроїв з компонентами, побудованими за КМДН-технологією. В дисертаційній роботі розроблено метод виявлення динамічних несправностей цифрових та мікропроцесорних пристроїв з компонентами, побудованими за КМДН-технологією, зокрема програмно-апаратних виявлень. Також в ній описано математичні моделі, метод, методики та засоби, орієнтовані на автоматизацію і підвищення достовірності та ефективності процедур тестового комбінованого діагностування виявлення динамічних несправностей цифрових та мікропроцесорних пристроїв з компонентами, побудованими за КМДН-технологією.

В 2003 році В.І. Чорненький захистив дисертацію на здобуття наукового ступеня кандидата технічних наук за спеціальністю 05.13.05 "Елементи та пристрої обчислювальної техніки та систем керування" на тему "Засоби тестового діагностування цифрових пристроїв на базі штучних нейронних мереж" [11]. Мета роботи – розроблення нейромережних методів і засобів тестового діагностування цифрових пристроїв шляхом реалізації умовних алгоритмів для підвищення ефективності процесу діагностування за рахунок зменшення його тривалості. В дисертаційній роботі розроблено та досліджено новий метод діагностування цифрових пристроїв нейромережними засобами, що дозволяє зменшити час на одержання висновку у процесі визначення технічного стану об'єкта діагностування, запропоновано тришарову прямонаправлену штучну нейронну мережу для керування процесом виконання умовних алгоритмів тестового діагностування та розроблено апаратно-програмні нейромережні засоби, наведено математичні моделі, метод, методики та засоби, орієнтовані на автоматизацію та підвищення ефективності тестового комбінованого діагностування цифрових пристроїв з використанням умовних алгоритмів.

Захист перелічених дисертацій відбувався у вчених радах Науково-виробничої корпорації "Київський інститут автоматики", Тернопільської академії народного господарства, Вінницького державного технічного університету.

Колектив кафедри висловлює щире подяку та бажає міцного здоров'я і творчих успіхів доктору технічних наук, професору, академіку Міжнародної академії інформатизації, академіку Міжнародної академії комп'ютерних наук і систем Локазюку Віктору Миколайовичу, завдяки вмілому керівництву та організаторським здібностям якого став можливим захист зазначених дисертацій і подальше творче зростання їх виконавців.

Підвищення наукового рівня співробітників кафедри супроводжується розширенням наукових інтересів.

На сьогоднішній день кафедру комп'ютерних систем та мереж очолює д.т.н., професор Мясіщев О.А., основним напрямком наукової діяльності якого є дослідження в сфері комутації та маршрутизації IP-трафіку. Практичним застосуванням результатів досліджень стало створення комп'ютерної мережі університету та організації її виходу в Internet через кабельні та супутникові лінії зв'язку. Перспективою наукового розвитку зазначеного напрямку є дослідження можливостей TCP/IP мереж для організації високопродуктивних паралельних обчислень.

Викладачами кафедри ведуться наукові дослідження в наступних напрямках: захист інформації в комп'ютерних системах (Джулій В.М.), методологія адаптивного діагностування комп'ютерних мереж (Хмельницький Ю.В.), дистанційне діагностування засобів обчислювальної техніки (Огневий О.В.), схемотехніка цифрових пристроїв та систем і методології викладання дисциплін по структурно-логічній організації ЕОМ в сучасних умовах (Чешун В.М.), системи автоматизованого проектування засобів обчислювальної техніки (Красільников С.Р.), використання штучних нейронних мереж для автоматизації виробничих процесів (Чорненький В.І.), засоби дрібнозернистого паралельного програмування для моделювання біологічних систем (Бойчук В.О.), інформаційне забезпечення процесу діагностування (Муляр І.В.).

Наукові роботи співробітників кафедри опубліковані в наукових журналах та збірниках наукових праць, серед яких "Вісник технологічного університету Поділля", Збірник наукових праць Національної академії Державної прикордонної служби України імені Б. Хмельницького, "Автоматизація виробничих процесів" (АВП), "Управляющие системы и машины" (УСиМ), "Вимірювальна та обчислювальна техніка в технологічних процесах" (ВОТП) та інші. Результати проведених досліджень доповідаються на

міжнародних та республіканських наукових і науково практичних конференціях: Інформаційні технології в XXI столітті (Дніпропетровськ, УДХТУ), Вимірювальна та обчислювальна техніка в технологічних процесах і конверсії виробництва (Хмельницький ТУ Поділля). Наукові розробки молоді на сучасному етапі (Київ, КНУТД), "IDAACS" (Lviv), "Контроль і управління в складних системах" (Вінниця), "Динаміка наукових досліджень" (Дніпропетровськ), "Автоматизація проектування дискретних систем" (Минск), "Наукова конференція молодих вчених і студентів" (Київ, КДУТД), "Актуальні проблеми техніки та суспільства" (Хмельницький ТУ Поділля), "Мікропроцесорні пристрої та системи в автоматизації виробничих процесів" (Хмельницький, ХДУ) і т.д.

Кафедра в рамках договорів про творчу співдружність співпрацює з колективами НВК "Київський інститут автоматики", Хмельницької Національної академії Державної прикордонної служби України імені Б. Хмельницького, Хмельницького комунального підприємства Електротранс, Приватного вищого навчального закладу "Університет економіки і підприємництва" та іншими підприємствами і організаціями різних форм власності.

При кафедрі працює навчально-науково-виробничий центр "Інформаційно-комп'ютерний сервіс".

Організаційна робота колективу кафедри

Значна увага на кафедрі комп'ютерних систем та мереж приділяється організації проектів з обміну досвідом.

В 2002 році колективом кафедри в співпраці з НВК "Київський інститут автоматики", Хмельницькою дирекцією ВАТ "Укртелеком", ВАТ Подільська телефонна компанія "Мітел", Хмельницьким обласним управлінням науково-технічного товариства радіотехніки, електроніки і зв'язку, науково-виробничим підприємством "Електронні системи" започатковано міжнародну науково-практичну конференцію "Комп'ютерні системи в автоматизації виробничих процесів". Щорічно в роботі конференції приймали участь більше 150 науковців, з яких близько 40 докторів наук.

З метою підтримки наукової діяльності молодих науковців колективом кафедри комп'ютерних систем від Хмельницького національного університету та Приватним вищим навчальним закладом "Університет економіки і підприємництва" за підтримки Хмельницької обласної державної адміністрації, Хмельницького обласного управління освіти і науки, Хмельницької міської адміністрації у 2006 році було започатковано проведення щорічної Всеукраїнської наукової конференції студентів, аспірантів та молодих вчених "Інтелектуальний потенціал молоді в науці та практиці".

Велика увага на кафедрі приділяється підтримці науково-дослідної роботи студентів. З 2007 року колектив кафедри приймає активну участь в організації та проведенні разом з Приватним вищим навчальним закладом "Університет економіки і підприємництва" щорічної грудневої регіональної студентської конференції за результатами роботи якої ПВНЗ "УЕП" випускається студентський науковий вісник.

Для зацікавлення студентів науково-дослідною роботою при кафедрі працюють студентські гуртки: гурток "Дослідження в сфері комутації та маршрутизації IP-трафіку" під керівництвом Мясіщева О.А., гурток "Елементна база цифрових систем" під керівництвом Чешуна В.М., гурток "Системи автоматизованого проектування засобів обчислювальної техніки" під керівництвом Красильникова С.Р.

Кращі студенти продовжують навчання в магістратурі та аспірантурі. На сьогоднішній день 9 випускників кафедри захистили дисертації на здобуття наукового ступеня кандидата наук (кандидати технічних наук: Чешун В.М., Глушак С.В., Чорницький В.І., Кльоц Ю.П., Медзятий Д.М., Говорущенко Т.О., Гнатчук С.Г., Тітова В.Ю., кандидат економічних наук – Більовський К.Е.).

На кафедрі комп'ютерних систем та мереж за роки її існування започатковане проведення трьох Всеукраїнських студентських олімпіад.

У квітні 2002 року колективом кафедри комп'ютерних систем впреше було проведено Всеукраїнську студентську олімпіаду з навчальної дисципліни "Технічна діагностика обчислювальних пристроїв та систем". Загалом в Хмельницькому національному університеті було проведено шість Всеукраїнських студентських олімпіад з навчальної дисципліни "Технічна діагностика обчислювальних пристроїв та систем" після чого, у відповідності до затверджених Міністерством освіти і науки України правил організації і проведення студентських олімпіад, право проведення відповідних Всеукраїнських студентських олімпіад було передано Національному технічному університету "Харківський політехнічний інститут".

За ідеологічної, технічної та спонсорської підтримки приватної компанії "OPEN SYSTEM" (колектив кафедри висловлює особливу подяку директору компанії Ляпуно Олександровичу) в 2006 році кафедрою комп'ютерних систем та мереж започатковане проведення Всеукраїнської студентської олімпіади з навчальної дисципліни "Програмування мікропрограмних автоматів та мікроконтролерних систем". Протягом 2006-2008 років було проведено шість Всеукраїнських студентських олімпіад з зазначеної навчальної дисципліни – 3 представницьких та 3 заочних олімпіади з використанням ресурсів мережі Internet. Актуальність вирішуваних при проведенні олімпіади задач зумовила її вихід за рамки рівня Всеукраїнських і протягом останніх двох років участь в олімпіадах приймали команди з Росії та висловлювали зацікавленість в участі представники інших держав. З 2009 року право проведення відповідних Всеукраїнських студентських олімпіад було передано Національному технічному університету України "Київський політехнічний інститут", але, на прохання нових організаторів олімпіади, представники кафедри Мясіщев О.А. та Чешун В.М. продовжують роботу в оргкомітеті та журі олімпіади, передаючи накопичений досвід.

З поточного 2009 року на кафедрі започатковано новий проект – проведено першу Всеукраїнську студентську олімпіаду з навчальної дисципліни “Комп’ютерні мережі”.

Як найкраще свідчення високого рівня організації перелічених Всеукраїнських студентських олімпіад, окрім численних схвальних відгуків учасників, колектив кафедри сприймає зацікавленість провідних вищих навчальних закладів України в продовженні роботи започаткованих на кафедрі проектів.

Підсумки

Протягом двадцяти років існування кафедри комп’ютерних систем та мереж її колектив пройшов складний шлях від маленького новоствореного підрозділу Хмельницького технологічного інституту до підрозділу Хмельницького національного університету з одним із найвищих показників за відсотком співробітників з науковими ступенями. За цей час працівниками кафедри реалізовано багато успішних наукових проектів і, без сумніву, її колектив має потужний потенціал для подальших творчих звершень.

Література

1. Локазюк В. Н. Методы и средства тестового комбинированного диагностирования цифровых структур с компонентами повышенной степени интеграции : Дис. ... доктора техн. наук: 05.13.08 / Технологический университет Подолья. — Хмельницкий, 1994. – 332с.
2. Локазюк В.М. Технічна діагностика комп’ютерних систем // Основи інноваційно-наукових напрямів діяльності Хмельницького національного університету. Збірник наукових праць / Міністерство освіти і науки України. – Хмельницький : ХНУ, 2009. – 160-169 с.
3. Хмельницький Ю. В. Методы и средства тестового комбинированного диагностирования аналого-цифровых структур : Дис. ... канд. техн. наук: 05.13.08 / Технологический университет Подолья. – Хмельницкий, 1996. – 181 л.
4. Огневой А. В. Методы и средства генерации тест-векторов в системах комбинированного диагностирования цифровых устройств: Дис. ... кандидата техн. наук: 05.13.08 / Технологический университет Подолья. - Хмельницкий, 1997. - 183л.
5. Джулий В. Н. Разработка объектно-ориентированных методов и средств программной поддержки диагностирования цифровых и аналого-цифровых структур: Дис. ... кандидата техн. наук: 05.13.06 / Технологический университет Подолья. - Хмельницкий, 1998. - 217л.
6. Чешун В. Н. Оптимизация последовательностей тест-векторов в процессе тестового комбинированного диагностирования цифровых микропроцессорных устройств: Дис. ... кандидата техн. наук: 05.13.05 / Технологический университет Подолья. - Хмельницкий, 1999. - 182л.
7. Савенко О. С. Методи та засоби антивірусного комбінованого діагностування персональних комп’ютерів: Дис. ... кандидата техн. наук: 05.13.13 / Технологічний університет Поділля. - Хмельницький, 1999. - 207л.
8. Бойчук В. А. Многоаспектный метод и алгоритмы генерации тестов комбинированного диагностирования микропроцессорных устройств: Дис. ... кандидата техн. наук: 05.13.05 / Технологический университет Подолья. - Хмельницкий, 2000. - 173 л.
9. Поморова О.В. Експертні системи як засіб підвищення ефективності діагностування цифрових та мікропроцесорних пристроїв: Дис. ... кандидата техн. наук: 05.13.06 / Технологічний університет Поділля. - Хмельницький, 2001. - 170арк.
10. Глушак С. В. Метод і засоби тестового діагностування цифрових та мікропроцесорних пристроїв з компонентами, побудованими за КМДН-технологією: Дис. ... кандидата техн. наук: 05.13.05 / Технологічний університет Поділля. - Хмельницький, 2002. - 215арк.
11. Чорненький В. І. Засоби тестового діагностування цифрових пристроїв на базі штучних нейронних мереж: Дис. ... кандидата техн. наук: 05.13.05 / Технологічний університет Поділля. - Хмельницький, 2002. - 230арк.

Повні вимоги до оформлення рукопису <http://visniktur.narod.ru/rules/>

Рекомендовано до друку рішенням вченої ради Хмельницького національного університету,
протокол № 2 від 30.09.2009 р.

Підп. до друку 01.10.2009 р. Ум.друк.арк. 18,26 Обл.-вид.арк. 22,65
Формат 30x42/4, папір офсетний. Друк різнографією.
Наклад 100, зам. № _____

Тиражування здійснено з оригінал-макету, виготовленого
редакцією журналу “Вісник Хмельницького національного університету”
редакційно-видавничим центром Хмельницького національного університету
29016, м. Хмельницький, вул. Інститутська, 7/1. тел (0382) 72-83-63